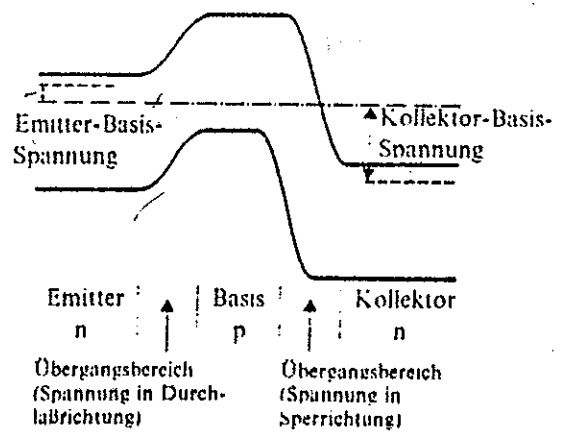


(e) npn-Transistor, dessen np-Übergang (links) in Durchlaßrichtung und dessen pn-Übergang (rechts) in Sperrrichtung angesteuert ist



(f) Energieniveau-Diagramme

